Port Data Register

PORTx	Pins	Adresse
PORTD	0 - 7 | Bit 7 nicht nutzbar	0x0B (0x2B)
PORTB	8 - 13 | Bit 6 & 7 nicht nutzbar	0x05 (0x25)
PORTC	analog Pins 0 - 5	0x08 (0x28)

Ist der Pin als Ausgang konfiguriert, legt das Bit den Pegel fest.
Ist der Pin als Eingang konfiguriert, aktiviert das Bit internen Pull-Up-Widerstand.

DDRx Data Direction Register

DDRx	Pins	Adresse
DDRD	0 - 7	0x0A (0x2A)
DDRB	8 - 13	0x04 (0x24)
DDRC	analog 0 - 5	0x07 (0x27)

Legt für jeden Pin fest, ob er als Eingang oder Ausgang verwendet wird.
0 = Eingang
1 = Ausgang

PINx Input Pins Address

PINx	Pins	Adresse
PIND	0 - 7	0x09 (0x29)
PINB	8 - 13	0x03 (0x23)
PINC	analog 0 - 5	0x06 (0x26)

Das Bit repräsentiert den Pegel am Pin, unabhängig von der Konfiguration als Ein-/Ausgang.
1 = HIGH
0 = LOW

By **TimSch**
cheatography.com/timsch/

Not published yet.
Last updated 3rd December, 2016.
Page 1 of 1.

Sponsored by **ApolloPad.com**
Everyone has a novel in them. Finish Yours!
https://apollopad.com